

# VME Universal Logic Module



# Possible Module Functions

1. Pulser (PU)
2. Gate Generator (GG)
3. Coincidence Unit (CO)
4. Delay Module (DL)
5. Pattern Trigger (PT)
6. Pattern Unit (PU)
7. Input – Output Register
8. Clock Generator (CL)
9. Trigger Box (TB)
10. Priority Encoder (ENC)
11. Scaler (SC)
12. Logic Matrix Unit (LMU)
13. Multiscaling

Ersatz für mehrere NIM Module.

ECL / NIM Standard.

Spart Verkabelung.

Schnell.

Günstig.

Viele I/Os, (Standard Stecker).

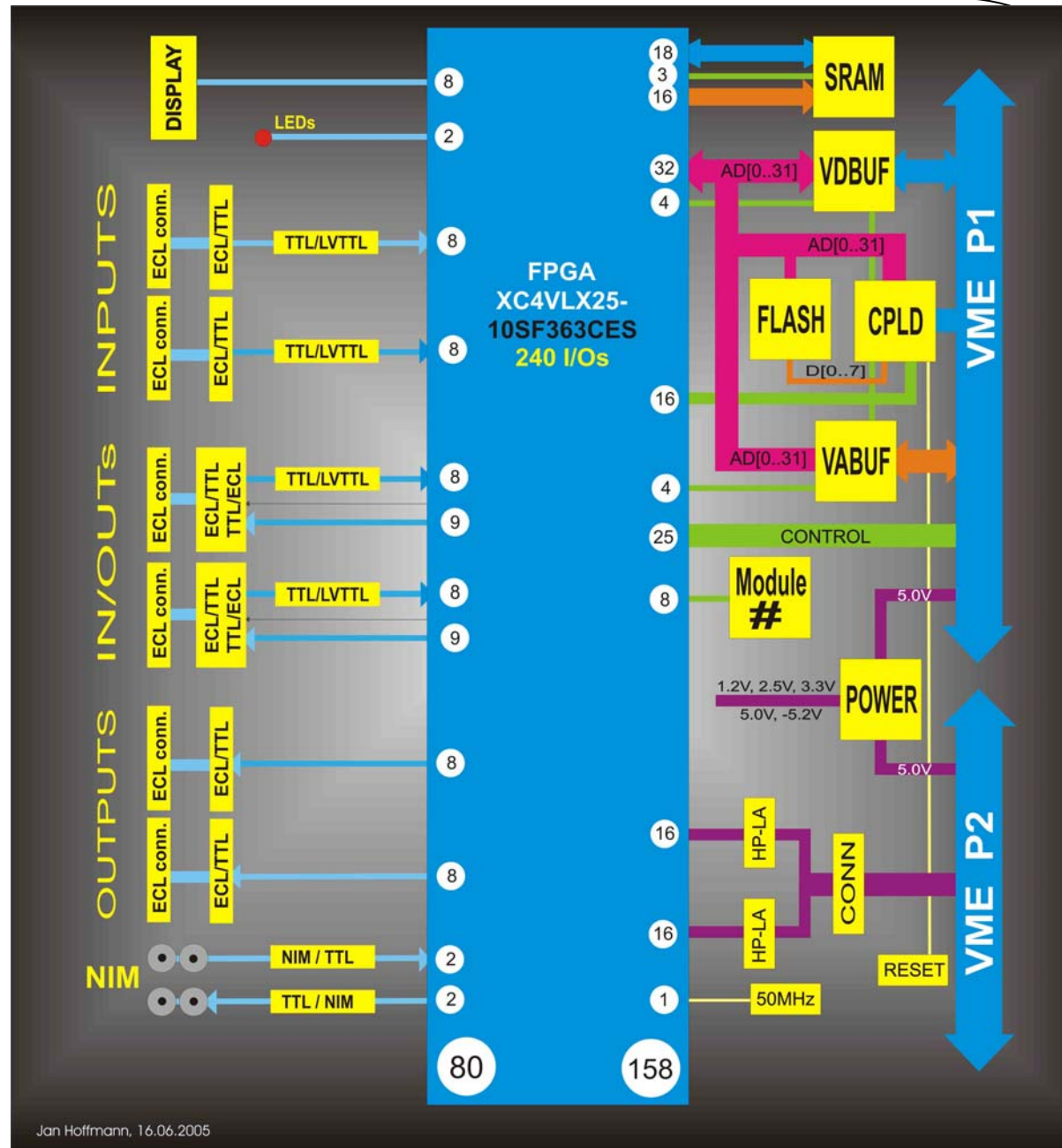
Einfache Umprogrammierung.

Standard Funktionen.

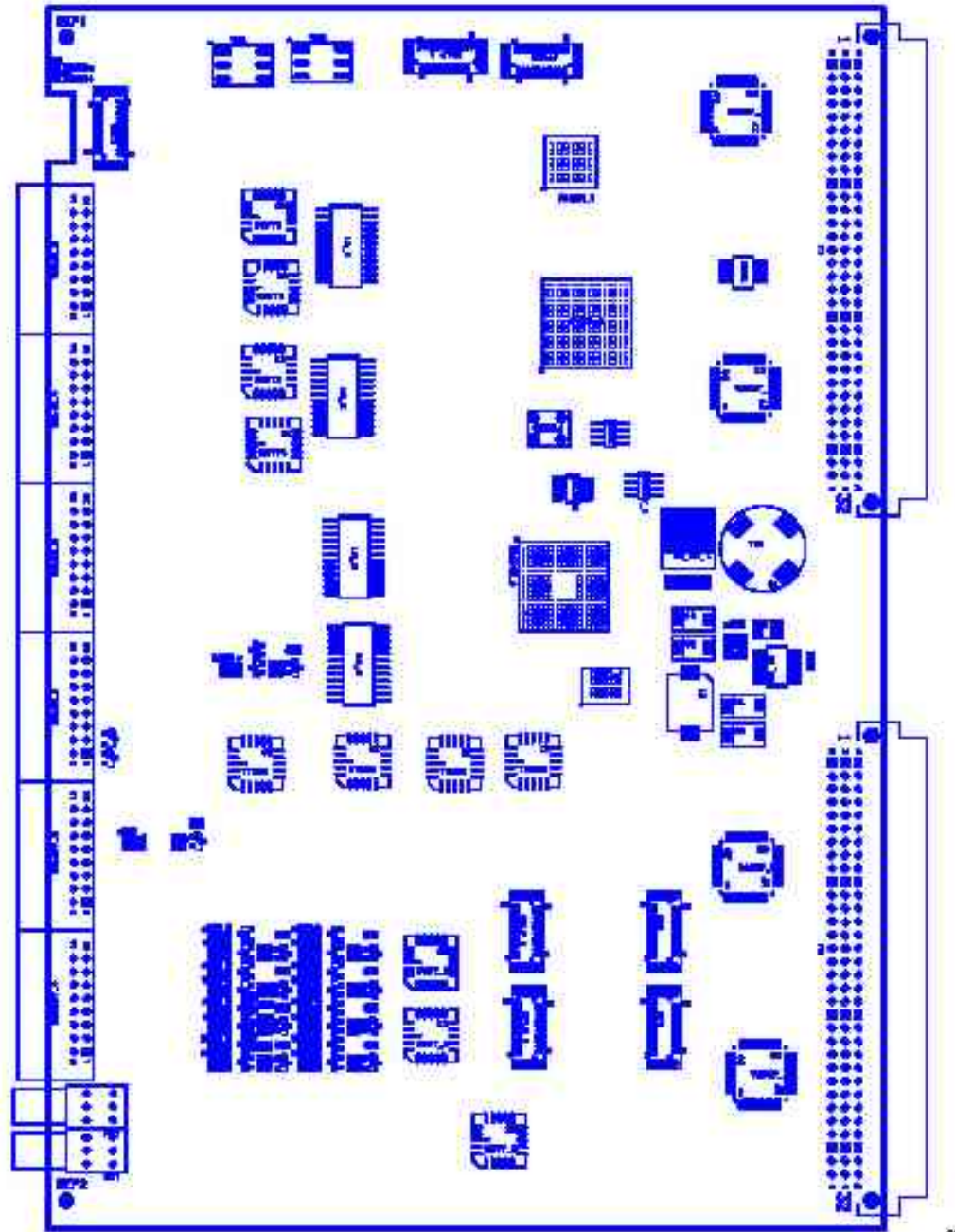
Komplexe Funktionen.

Erweiterbarkeit.

# Block Diagram



# Erste Bauteil-Platzierung



# Programmierbarkeit.

- CPLD programmierbar über JTAG Schnittstelle.
- FPGA über JTAG Schnittstelle.
- FPGA vom FLASH Speicher oder VME.
- FPGA über VME.
- FLASH Speicher über VME programmierbar.