

Decoder 1-4

Aktion	10 Bit DAC Wert	Chip ID	Beschr.																																								
S4 S3 S2 S1																																											
21 20 19 18	17 16 ... 8	7 ... 0																																									
V 0 0 0 1	11 0001 01 00 V	11 11 11 11 gen. call	prog. DAC1 / V-sh1ch1																																								
V 0 0 1 0	11 0001 01 00 V		prog. DAC2 / V-sh1ch2																																								
V 0 0 1 1	10 1000 10 11 V		prog. DAC3 / V-sh2ch1																																								
V 0 1 0 0	01 0111 10 100 V		prog. DAC4 / V-dshall																																								
V 0 1 0 1	10 1100010100 11 11		Recall DAC 1																																								
V 0 1 1 0	10 1100010100 11 11		Recall DAC 2																																								
V 0 1 1 1	10 1010001011 11 11		Recall DAC 3																																								
V 1 0 0 0	10 01011110100 11 11		Recall DAC 4																																								
1 1 0 0			Autocalibration																																								
1 0 0 1	<table border="0"> <tr><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>1</td><td>0</td></tr> <tr><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>1</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>1</td><td>0</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>0</td><td>0</td><td>0</td><td>1</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td></tr> </table>	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	0	0	0	0	0		Testpuls 1 ch1
0	0	0	0	0	0	0	0	1	0																																		
0	0	0	0	0	0	0	1	0	0																																		
0	0	0	0	0	1	0	0	0	0																																		
0	0	0	0	1	0	0	0	0	0																																		
	<table border="0"> <tr><td>0</td><td>0</td><td>0</td><td>1</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>0</td><td>1</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>0</td><td>1</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td></tr> <tr><td>1</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td><td>0</td></tr> </table>	0	0	0	1	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0		TP2 2 ch1
0	0	0	1	0	0	0	0	0	0																																		
0	0	1	0	0	0	0	0	0	0																																		
0	1	0	0	0	0	0	0	0	0																																		
1	0	0	0	0	0	0	0	0	0																																		
			TP3 3 ch1																																								
			TP4 4 ch1																																								
			TP6 1 ch2																																								
			TP7 2 ch2																																								
			TP8 3 ch2																																								
			TP9 4 ch2																																								
1 1 1 0	000 000 000 0		set Amp. ch 2																																								
1 1 1 1	000 000 000 0		set Amp ch 1																																								
1 0 1 1	000 000 000 0		reset "set Amp" ch1																																								
1 1 0 1	000 000 000 0		reset "set Amp" ch2																																								